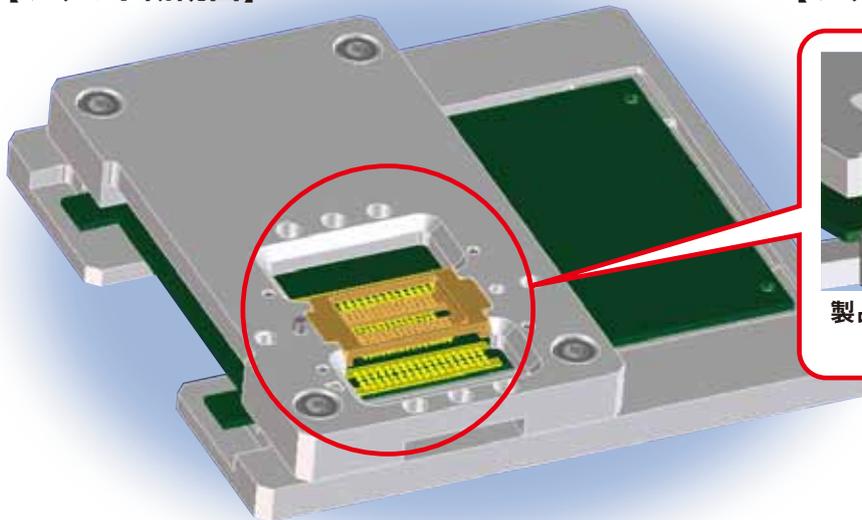


新提案

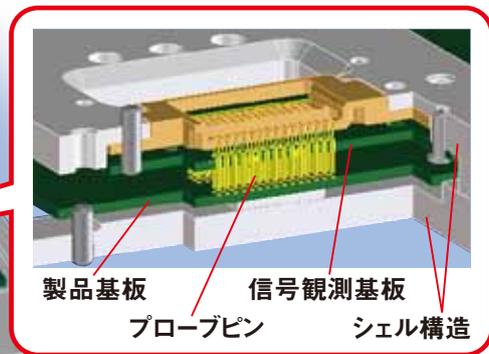
製品基板向け信号観測用ソケット

Signal Probing Socket For Products Board

【ソケット概観図】



【ソケット断面図】



■ 信号伝達は、
BGAパッド → プローブピン →
信号観測基板 → 被評価デバイス
(上図参照)

特長 / 応用例

- 各種デバイスの波形観測がシングルエンド信号でDDR3 1.8Gbpsまで対応可能。
Easy, Speedy and accurate for Single Ended Signal Wave Analysis at 1.8Gbps or over.
- 製品基板不具合時の解析やデバイスの実波形観測に最適。
Best for wave check and observation on failure analysis and evaluation on production board.
- ロジックアナライザーへの対応やPOPデバイス間の観測へも応用可。
Good for an application of Logic analysis and PoP intermediate signal observation.
- 基板への取り付けは半田付け不要。
Solder-less mount featured.

【製品基板向けCK波形観測例】

DDR CK (黄)、/CK波形 (緑)



新提案 ソルダレス高速信号観測用ソケット

●アプリケーション例：DDR3信号観測用ソケット(1.8Gbps対応)



【メモリテスト向けDDR3 CK波形観測例】

※E社様ご提供データ

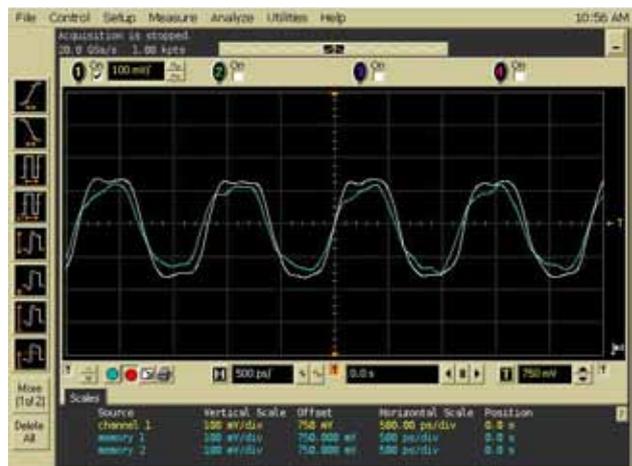
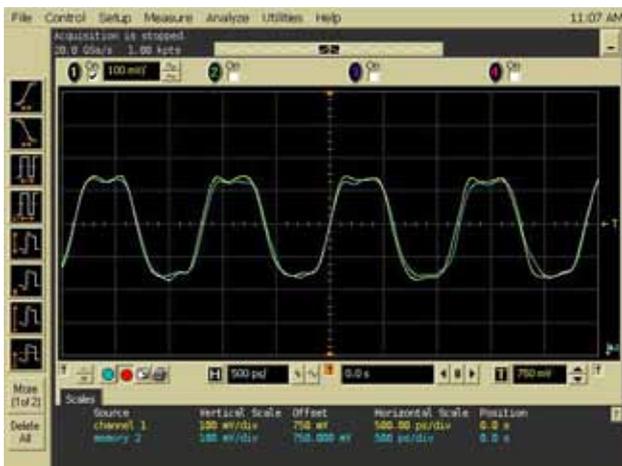
★観測波形条件 ●tck=1.43ns(1.4Gbps) ●VDD=1.38V ●測定ピン=CKピン

図2-1：ソケットの違いによる
波形の比較
(共にピン端で測定)

黄色：A社製DDR3量産用ソケット
水色：SER社製

図2-2：測定端の違いによる
波形の比較
(SER社製)

白色：ピン端(ボール直下)
水色：信号観測PAD



★測定機器 ●オシロスコープ：アジレントテクノロジー社製 54855A infinium 6GHz 20GSa/s
●プローブ：アジレントテクノロジー社製 2234A 7GHz